**DECODIFICADOR:**

EN\_DC: IN BIT\_VECTOR (2 DOWNTO 0);

S\_UL0, S\_UL1: OUT BIT;

S\_PC0, S\_PC1, S\_PC2, S\_PC3, S\_PC4, S\_PC5: OUT BIT);

-- S\_UL SÃO AS SAIDAS PARA AS UNIDADES LÓGICAS DA ULA

-- JÁ AS SAIDA S\_PC SÃO SAIDAS PARA AS PORTAS DE CONTROLE DA ULA

**PORTAS LÓGICAS:**

E1, E2: IN BIT;

S1,S2: OUT BIT; -- S1 A S6 SÃO SAÍDAS PARA AS PORTA DE CONTROLE.

S3,S4,S5,S6: OUT BIT); -- SAIDA

END PORTAS\_LOGICAS;

**UNIDADE LÓGICA:**

A,B,C: IN BIT;

E1,E2: IN BIT; -- ENTRADAS DO DECODIFICADOR (S\_UL0, S\_UL1)

S1,S2: OUT BIT); -- S1 SAI PARA A ENTRAR NA PORTA DE CONTROLE